

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 10-210066

(43)Date of publication of application : 07.08.1998

(51)Int. Cl. H04L 12/46
H04L 12/28
G06F 12/00
G06F 13/00

(21)Application number : 09-005880 (71)Applicant : SUMITOMO ELECTRIC IND LTD

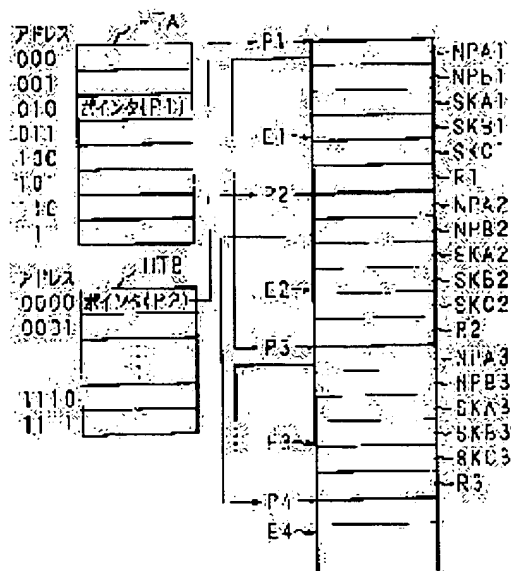
(22)Date of filing : 16.01.1997 (72)Inventor : YAMASHITA KAZUHISA

(54) DATA BASE FOR JUDGING INTERNET WORK REPEATING DESTINATION AND METHOD FOR CONSTRUCTING DATA BASE

(57)Abstract:

PROBLEM TO BE SOLVED: To reduce the number of entries by using different hash tables at the time of learning and at the time of actually judging the repeating destination, and allowing each entry to have a pointer for the both hash tables.

SOLUTION: A first hash table HTA is used at the time of learning and a second hash table HTB is used at the time of actually searching the repeating destination in a data base for judging the internet work repeating. The pointer of each entry is registered in the both hash tables HTA and HTB by using a hash value as an index. Therefore, when a pointer (for example, P1) is registered at the position of the first hash table HTA corresponding to a hash value '010' of a certain MAC address, the entry designated, that is, linked by the pointer (P1) (for example, an entry E) is referred to at first.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

BEST AVAILABLE COPY

" [Date of registration]
[Number of appeal against examiner's
decision of rejection]
[Date of requesting appeal against
examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998, 2000 Japanese Patent Office

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平 10 - 210066

(43) 公開日 平成 10 年 (1998) 8 月 7 日

(51) Int. Cl. ⁶	識別記号	庁内整理番号	F I	技術表示箇所
H04L 12/46			H04L 11/00	310 C
12/28			G06F 12/00	520 A
G06F 12/00	520		13/00	355
13/00	355			

審査請求 未請求 請求項の数 7 O L (全 18 頁)

(21) 出願番号 特願平 9 - 5880

(22) 出願日 平成 9 年 (1997) 1 月 16 日

(71) 出願人 000002130

住友電気工業株式会社

大阪府大阪市中央区北浜四丁目 5 番 3 3 号

(72) 発明者 山下 和寿

大阪府大阪市此花区島屋一丁目 1 番 3 号

住友電気工業株式会社大阪製作所内

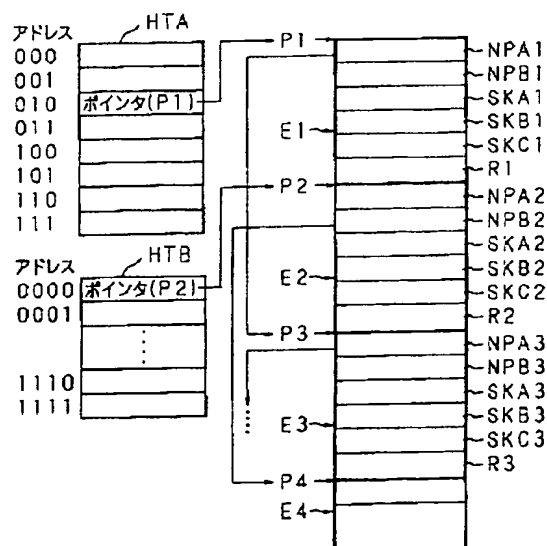
(74) 代理人 弁理士 河野 登夫

(54) 【発明の名称】 ネットワーク間中継先判定用データベース及びデータベースの構築方法

(57) 【要約】

【課題】 従来は多数のサーチキーが同一のハッシュ値に変換されるため、目的のエントリを見つけるまでにネクストポイントでチェイニングされた多数のエントリをサーチする必要が生じ、ハッシュ関数を利用しているにも拘らず効率的なサーチが行なえないという問題が生じる。

【解決手段】 ハッシュ関数を使用することにより本来のサーチキーをサーチするために必要な空間を圧縮することは従来と同様であるが、学習時と実際の中継先判定時とで異なるハッシュテーブル HTA, HTB を使用し、しかも各エントリ E1, E2, E3... に両方のハッシュテーブル HTA, HTB 用の第 1 ネクストポイント NPA, 第 2 ネクストポイント NPB を持たせておくことにより、両ハッシュテーブル HTA, HTB にリンクするエントリを共通化して、エントリ数を従来のハッシュテーブル使用の場合と同等に抑えることを特徴とする。



NPA1: 第1ネクスト

ポイント

NPB1: 第2ネクスト

ポイント

SKA1: 第1サーチキー

SKB1: 第2サーチキー

SKC1: 第3サーチキー

【特許請求の範囲】

【請求項 1】 それぞれにアドレスが付与された複数の端末を接続したネットワーク複数がそれぞれ中継装置の異なるポートを介して接続されたネットワーク間で、通信の送信元の端末を示すアドレスと通信の送信先の端末を示すアドレスとを含む通信信号を通信する際の前記中継装置における中継先判定用データベースにおいて、

端末のアドレスと、それぞれが前記中継装置に接続されるポートのアドレスと、それぞれが属するネットワークのアドレスとを保持するエン트리と、

端末のアドレスとそれが前記中継装置に接続されるポートのアドレスとを変数として第 1 のハッシュ関数により求めた値をインデクスとする第 1 のハッシュテーブルと、

端末のアドレスとその端末が属するネットワークのアドレスとを変数として第 2 のハッシュ関数により求めた値をインデクスとする第 2 のハッシュテーブルとを有し、前記第 1 のハッシュテーブルの各インデクスに対応する位置には、端末のアドレスとポートのアドレスとが前記第 1 のハッシュ関数によりそれぞれのインデクスに変換される一つまたは複数のエントリの内の一つにリンクするためのポインタを、前記第 2 のハッシュテーブルの各インデクスに対応する位置には、端末のアドレスとネットワークのアドレスとが前記第 2 のハッシュ関数によりそれぞれのインデクスに変換される一つまたは複数のエントリの内の一つにリンクするためのポインタをそれぞれ保持させてあり、

各エントリには、前記第 1 のハッシュテーブルの同一のインデクスに前記第 1 のハッシュ関数により変換されるべき端末のアドレスとポートのアドレスとを有する複数のエントリ相互を順次的にリンクさせるための第 1 のポインタと、前記第 2 のハッシュテーブルの同一のインデクスに前記第 2 のハッシュ関数により変換されるべき端末のアドレスとネットワークのアドレスとを有する複数のエントリ相互を順次的にリンクさせるための第 2 のポインタとをそれぞれ保持させてあることを特徴とするネットワーク間中継先判定用データベース。

【請求項 2】 前記第 1 のハッシュ関数（又は第 2 のハッシュ関数）により前記第 1 のポインタ（又は第 2 のポインタ）は、前記第 1 のハッシュテーブル（又は第 2 のハッシュテーブル）の同一のインデクスに変換されるべき端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とを有する複数のエントリを、端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とにより一意に決定される値の順序に従ってリンクするように設定されていることを特徴とする請求項 1 に記載のネットワーク間中継先判定用データベース。

【請求項 3】 前記第 1 のハッシュ関数（又は第 2 のハッシュ関数）により前記第 1 のポインタ（又は第 2 のポ

インタ）は、前記第 1 のハッシュテーブル（又は第 2 のハッシュテーブル）の同一のインデクスに変換されるべき端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とを有する複数のエントリを、端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とにより一意に決定される値の昇順及び降順にリンクする二種類のポインタを有することを特徴とする請求項 1 に記載のネットワーク間中継先判定用データベース。

10 【請求項 4】 前記第 1 のハッシュ関数（又は第 2 のハッシュ関数）により前記第 1 のハッシュテーブル（又は第 2 のハッシュテーブル）の同一のインデクスに変換されるべき端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とにより一意に決定される値の中間の値が前記第 1 のハッシュテーブル（又は第 2 のハッシュテーブル）の対応する位置に登録されており、

前記第 1 のポインタ（又は第 2 のポインタ）は、前記第 1 のハッシュテーブル（又は第 2 のハッシュテーブル）の同一のインデクスに前記第 1 のハッシュ関数（又は第 2 のハッシュ関数）により変換されるべき端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とを有する複数のエントリに、前記第 1 のハッシュテーブル（又は第 2 のハッシュテーブル）の対応するインデクスの位置に登録されている値を起点として、端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とにより一意に決定される値の昇順及び降順にリンクする二種類のポインタを有することを特徴とする請求項 1 に記載のネットワーク間中継先判定用データベース。

30 【請求項 5】 サーチキーを変数としてハッシュ関数からハッシュ値を求め、求められたハッシュ値に対応するハッシュテーブルのインデクスの位置に前記サーチキーに対応するデータが登録されたエントリをリンクさせるデータベースの構築方法において、

前記ハッシュ関数により前記ハッシュテーブルの同一のインデクスに変換されるべきサーチキーを有する複数のエントリを、それらの内のサーチキーにより一意に決定される値が最大または最小の一つがハッシュテーブルの対応するインデクスの位置にリンクされ、他のそれぞれがサーチキーにより一意に決定される値の順序に従ってリンクすることを特徴とするデータベースの構築方法。

【請求項 6】 サーチキーを変数としてハッシュ関数からハッシュ値を求め、求められたハッシュ値に対応するハッシュテーブルのインデクスの位置に前記サーチキーに対応するデータが登録されたエントリをリンクさせるデータベースの構築方法において、

前記ハッシュ関数により前記ハッシュテーブルの同一のインデクスに変換されるべきサーチキーを有する複数のエントリを、それらの内の一つが前記ハッシュテーブル

の対応するインデックスの位置にリンクされ、他のそれぞれがサーチキーにより一意に決定される値の昇順及び降順にリンクすることを特徴とするデータベースの構築方法。

【請求項 7】 サーチキーを変数としてハッシュ関数からハッシュ値を求め、求められたハッシュ値に対応するハッシュテーブルのインデックスの位置に前記サーチキーに対応するデータが登録されたエントリをリンクさせるデータベースの構築方法において、

前記ハッシュ関数により前記ハッシュテーブルの同一のインデックスに変換されるべきサーチキーにより一意に決定される値の中間の値を前記ハッシュテーブルの対応する位置に登録し、

前記ハッシュ関数により前記ハッシュテーブルの同一のインデックスに変換されるべきサーチキーを有する複数のエントリを、それらの内の一つが前記ハッシュテーブルの対応するインデックスの位置にリンクされ、他のそれぞれが前記ハッシュテーブルの対応するインデックスの位置に登録されている値を起点として、サーチキーにより一意に決定される値の昇順及び降順にリンクすることを特徴とするデータベースの構築方法。

【発明の詳細な説明】

【 0 0 0 1 】

【発明の属する技術分野】 本発明はネットワーク中継装置、具体的には LAN (Local Area Network) を複数接続したネットワーク相互を接続したネットワーク間中継装置におけるネットワーク間中継先判定用データベースに関する。また、そのような用途に使用されるデータベースの構築方法に関する。

【 0 0 0 2 】

【従来の技術】 LAN は一般的には構内情報通信網等と称され、通常は公衆通信回線を経由せずに接続される範囲内のネットワークである。たとえば、一つの建物内、一つのフロア内、一つの工場の敷地内等のような比較的小範囲に分散している複数のコンピュータシステム間において、情報の共有、周辺機器（プリンタ等）の共有等を目的とする。

【 0 0 0 3 】 このような LAN も、近年のコンピュータ通信の発展に伴って、複数の LAN を相互に接続することが求められており、そのような複数の LAN が接続されたネットワークを WAN (Wide Area Network) と称する。ところで、一つの LAN が孤立している場合にはそれに接続するコンピュータシステムも比較的少数であり、またコンピュータ間の伝送路も単純であるため、その孤立している LAN 内でのコンピュータ間通信に際してもそれほど困難はなかった。しかし、複数の LAN が相互に接続された WAN においては、コンピュータ通信を必要な宛先に正確且つ迅速に届けるためには、宛先の指定方法及び通信経路の選択が重要な課題となる。

【 0 0 0 4 】 通信経路の選択に関しては、LAN 相互の接

続点に位置する中継装置の機能に負うところが大きい。

LAN 間接続のための中継装置には、低機能側から順に、レピータ、ブリッジ、ルータ、ゲートウェイ等の種々の装置がある。レピータは単なる物理的な接続を行なうのみであるが、他は通信信号の送信先に応じてその信号を通過させたり、あるいは通過させなかつたり等の処理を行なうことが可能である。図 1 の模式図にブリッジを使用した LAN 間接続の例を示す。

【 0 0 0 5 】 この例では、リング型の LAN X と、同じくリング型の LAN Z と、バス型の LAN Y とがブリッジ BR により相互に接続されている。より具体的には、LAN X はブリッジ BR の第 1 ポート PT1 に、LAN Y はブリッジ BR の第 2 ポート PT2 に、LAN Z はブリッジ BR の第 3 ポート PT3 にそれぞれ接続している。TA、TB、TC…はそれぞれパーソナルコンピュータ、ワークステーション等の端末を示している。なお、端末 TH は物理的には LAN Z に接続しているが、ソフトウェア的な処理により仮想的に LAN X の一部と見做される。従って、本来の LAN X（この例では端末 TE、TF、TG、TI 等が接続している）と端末 TH とで V-LAN (バーチャル LAN) X を構成する。換言すれば、V-LAN X はブリッジ BR に対して第 1 ポート PT1 及び第 3 ポート PT3 の二つのポートで接続されていることになる。

【 0 0 0 6 】 このような LAN 間ネットワークにおいて、たとえば V-LAN X に属する端末 TF から LAN Y に属する端末 TA へ送信する場合には、図 2 の模式図に示されているようなフォーマットの信号が送信される。このフォーマットは、デスティネーションアドレス (DA) のフィールド F1 と、ソースアドレス (SA) のフィールド F2 と、本来の通信情報のフィールド F3 とで構成されている。デスティネーションアドレス (DA) とはその通信の送信先の端末のアドレスであり、ソースアドレス (SA) とはその通信の送信元のアドレスである。なお、デスティネーションアドレス (DA) のフィールド F1 とソースアドレス (SA) のフィールド F2 とをまとめてヘッダと称する。

【 0 0 0 7 】 このようなフォーマットの信号が V-LAN X の端末 TF からブリッジ BR へその第 1 ポート PT1 経由で到達すると、ブリッジ BR はヘッダの内容を調べてその信号をいずれのポートへ送出するかを判断を行なう。この例では、V-LAN X に属する端末 TF から LAN Y に属する端末 TA への送信であるから、ブリッジ BR はこの信号を第 2 ポート PT2 へ送出しなければならない。そのようなブリッジ BR によるポート選択の判断は予め用意されているフィルタリングデータベースと称されるデータベースをヘッダの内容をサーチキーとしてサーチすることにより行なわれるが、ヘッダの内容であるデスティネーションアドレス (DA) 及びソースアドレス (SA) には通常は MAC (Media Access Control) アドレスと称されるアドレスが使用される。なお、上述のデータベースは具体的には、ブリッジ BR と接続されたハードディスク、RAM 等の書換え可能な記録媒体 RM に電子的な情報として記録されている。

【0008】ところで、この MACアドレスは48ビットのバイナリデータであり、従って 2^{48} (約 280兆)通りの膨大なアドレス空間を表現することが可能である。しかし、現実には LANあるいはWAN に接続する端末の数はそれほどではないため、MACアドレス自体もせいぜい数千アドレス程度の空間の表現が可能であればよい。一方、接続装置(ブリッジBR)の側においても、そのような48ビットものアドレス空間を管理するためには 2^{48} 個のエントリを有するテーブルを用意する必要がある。このことはそのテーブルの大きさに見合ったメモリをハードウェアとして備える必要があることを意味しており、この面からも非現実的である。

【0009】このような事情から、従来はハッシュ関数と称される関数を利用してMACアドレスの空間を圧縮する手法が採られていた。ハッシュ関数とはたとえば、住所録を作成する場合に、人名の文字コードを加算した数値の下位側の幾つかの桁の値に各人の住所を対応付けて登録するような手法である。このようにして作成されたテーブルでは、ハッシュ関数から得られたインデックス値(ハッシュ値)をn、テーブルの先頭アドレスをa、

$$a + s \times (n - 1)$$

で求まるため、通常必要なテーブルのサーチを行なうことなしに目的のデータをインデックス値から直接参照することが出来る。

【0010】以下、従来のフィルタリングデータベースに使用されていたハッシュ関数の実例について具体的に説明する。いまたとえば、Xを4ビットの数値とすると、Xがとり得る値の範囲は"0000"から"1111"までの範囲である。ここで、ハッシュ関数H(X)を「Xの下位2ビットのみを表示する関数」と定義すると、たとえばX="0000"である場合のハッシュ関数H(X)の値(以下、ハッシュ値と言う)は"00"に、X="0001"である場合のハッシュ値は"01"に、X="0110"である場合のハッシュ値は"10"に、X="1111"である場合のハッシュ値は"11"にそれぞれなる。一方、これらのハッシュ値をインデックスとしてエントリを関連付けたテーブル(以下、ハッシュテーブルと言う)を作成しておく。以上により、このハッシュテーブルからはハッシュ値をインデックスとして目的のエントリを直接参照することが可能になる。

【0011】このように、ハッシュ関数を利用することにより、本来サーチすべき空間をより小さな空間に圧縮し、しかもその小さな空間を本来のサーチキーをハッシュ関数で変換したハッシュ値をインデックスとして直接参照出来るため、1回の参照で目的とするエントリを見つけ、そこから必要なデータを直ちに得ることが出来る可能性も高くなる。なお、サーチキーのハッシュ関数によ

るハッシュ値(インデックス)への変換に際して、複数のサーチキー(MACアドレス)が同一のハッシュ値に変換される場合(上述の場合であればたとえばX="0000"と"1100"とはハッシュ値は共に"00"になる)には同一のインデックスにおいて複数のサーチキーに対応するエントリが衝突することになるが、その場合には衝突したエントリをたとえばチェイニングまたはオープンアドレッシングにより関連付けて参照可能にする。

【0012】オープンアドレッシングとは、エントリが衝突した場合には他の未使用のアドレスに衝突した一方のエントリを登録する手法である。チェイニングとは、衝突した複数のエントリをリンクドリストで関連付けておき、逐次的に参照してゆくことにより、必要なエントリをサーチする手法である。

【0013】ところで、上述のようなハッシュ関数を利用するしないには拘らず、フィルタリングデータベースを使用するには予め情報が登録されている必要がある。換言すれば、ブリッジBRは各端末へ送信を行なう場合に自身のポートの内のいずれから送出すればよいかを前もって学習しておく必要がある。この学習は、たとえばある送信フレームがブリッジBRのあるポートから入力された場合に、そのフレームのヘッダに含まれるソースアドレス(SA)とそのフレームを受信したポートアドレスとを一組のレコードとし、ソースアドレス(SA)のハッシュ値をインデックスとしてフィルタリングデータベース(ハッシュテーブル)に登録することにより行なわれる。なお、実際には後述するように、ハッシュテーブルそのものにはレコードが直接登録されるのではなく、そのレコードが登録されたエントリのアドレスを示すポインタが登録される。

【0014】上述のような登録が一旦行なわれた後は、そのMACアドレスをデスティネーションアドレス(DA)とする送信フレームをブリッジBRが受信した場合にそのフレームをいずれのポートへ送出すればよいかは、そのフレームのデスティネーションアドレス(DA)をサーチキーとしてハッシュ値を求め、それをインデックスとしてハッシュテーブルを参照すればよいことになる。

【0015】また、上述のような場合に、複数の端末のMACアドレス、即ちサーチキーが同一のハッシュ値を採る可能性は常にあり得る。複数の端末のMACアドレスが同一のハッシュ値をとる場合、即ち前述のチェイニングによるリスト構造が必要になる場合について説明する。

【0016】図3は従来の一般的なハッシュテーブル及び個々のエントリの関係を示す模式図である。図3において、参照符号HTはハッシュテーブルを、E1, E2, E3...はそれぞれエントリを示している。なお、各エントリE1, E2, E3...は具体的にはデータベースとして構築されており、同一のハッシュ値にリンクされる他のエントリをリンクさせるためのネクストポインタNP1, NP2, NP3...と、そのエントリを特定するための本来のMACアドレ

スであるサーチキーSK1, SK2, SK3 …と、付属情報R1, R2, R3…等とを有する。

【0017】ハッシュテーブルHTには、個々のエントリのポインタが、ハッシュ値をインデクスとして登録されている。従って、図3に示されているように、たとえばハッシュテーブルHTのあるMACアドレスのハッシュ値に対応する位置にポインタ(たとえばPI)が登録されている場合には、このポインタPIで指定されるエントリ(たとえばEI)がまず最初に参照される。しかし、前述のように、複数のMACアドレスが同一のハッシュ値に変換された場合には、そのハッシュ値において二つ以上のMACアドレスが衝突するため、他のエントリをリンクさせるためのネクストポインタNPが登録されている。また、ネクストポインタにより複数のエントリがリンクされている場合にはどのエントリがどのMACアドレス(サーチキー)に本来対応しているかを識別するために本来のMACアドレスも記録されている。

【0018】たとえば図3に示されている例では、ハッシュテーブルHTのあるMACアドレス(サーチキー)から生成されたハッシュ値に対応するインデクスの位置にポインタPIが記録されているとすると、それに対応するエントリEIが参照される。このエントリEIには更にネクストポインタNP1としてP3が、またサーチキーSK1としてX1がそれぞれ記録されている。従って、ハッシュ値が作成された元のMACアドレス(サーチキー)がX1であればエントリEIが目的のエントリである。

【0019】しかし、元のMACアドレス(サーチキー)がX1ではなかった場合にはネクストポインタNP1に登録されているポインタ値P3でリンクされているエントリE3が次に参照される。このエントリE3に登録されているMACアドレスX5が元のMACアドレス(サーチキー)であった場合にはこのエントリE3が参照される。しかし、エントリE3に登録されているMACアドレスも元のMACアドレス(サーチキー)と異なる場合には更にそのエントリE3のネクストポインタNP3に登録されているポインタ値P6でリンクされているエントリE6が次に参照される。

【0020】このようにして、エントリが順次的にリンクされているチェイニングリストが目的のエントリが見つかるまで調べられるが、ネクストポインタNPに次のポインタ値が登録されていない場合にはそこでエントリのリンクが終了していることを意味している。従って、チェイニングリストにリストされているエントリを順にたどっていても目的のエントリが見つからないままにリストが終了した場合には、対応するエントリが未だ登録されていないことを意味する。換言すれば、そのような場合にはMACアドレスに対応するエントリを新たに登録する必要がある。

【0021】次に、前述の図1に示されているようなネットワークにおいて、ブリッジBRがハッシュテーブルを使用して送信フレームの送出先のポートをサーチする場

合について説明する。前述の従来の説明に用いた図1において、ブリッジBRの第1ポートPT1にアドレス〔0000〕を、第2ポートPT2にアドレス〔0001〕を、第3ポートPT3にアドレス〔0010〕をそれぞれ付与する。そして、各端末には図4に示されているような48ビットのMACアドレスが付与されているとする。

【0022】ブリッジBRには各端末に関する情報として、それぞれのMACアドレスと、ブリッジBRから見てそれぞれが接続されているポートアドレスとが与えられる。ここで、各端末に関して、MACアドレスをサーチキーとし、ハッシュ関数H(X)としてMACアドレスの下位3ビットを採用する。この結果、それぞれの端末に関するハッシュ関数H(X)は図4の模式図に示されているようになる。従って、本来は48ビットのMACアドレスから3ビットのハッシュ関数H(X)が作成される。ハッシュ関数H(X)は3ビットであるため8通りの値しかとらない。

【0023】いまたとえば、MACアドレスが〔・・・・010〕である端末TFからMACアドレスが〔・・・・000〕である端末TAへ通信を行なう場合について考える。この場合の送信フレームは図2の模式図に示されているヘッダ内のフィールド1にはデスティネーションアドレス(DA)として端末TAのMACアドレス〔・・・・0000〕が、フィールド2にはソースアドレス(SA)として端末TFのMACアドレス〔・・・・0010〕が入っている。またこの送信フレームは、端末TFから送出されて第1ポート(ポートアドレス〔0000〕)からブリッジBRに入力する。

【0024】このようにブリッジBRに端末TFからの送信フレームが入力すると、まずサーチキーであるソースアドレスSA〔・・・・0010〕からハッシュ関数H(X)によりハッシュ値“010”が求められる。

【0025】ハッシュ値が求まるとそれをインデクスとしてハッシュテーブルHTがサーチされる。ハッシュテーブルHTの対応する位置にポインタが既に登録されていればそのポインタが読み出され、そのポインタにリンクされているエントリが参照され、それに登録されているサーチキー(MACアドレス)が読み出される。このMACアドレスが本来のサーチキーと一致していればサーチはここで終了し、そのエントリからポートアドレスが取り出され、実際に送信フレームが入力されたポートと一致しているかが確認され、すでに登録されているポートアドレスが今回送信フレームが入力したポートのアドレスと一致していなければ今回のポートアドレスに更新され、一致していれば更新する必要はない。また同時に、付属情報R内の更新履歴が更新される。

【0026】しかし、上述のようにして参照されたエントリが本来のサーチキーに対応するものではなかった場合にはそのエントリに登録されているネクストポインタでリンクされているエントリが次に参照される。以下同様にして、目的のエントリ、即ち本来のサーチキーに対

応するエントリが見つかるまで、チェイニングリストの各エントリが次々にサーチされる。

【0027】ところで、上述の例において、ハッシュテーブルHTのインデクス“010”に対応する位置にポインタが無かった場合、及び上述のようにしてリンクされているエントリが次々にサーチされても本来のサーチキーに対応するエントリが見つからなかった場合には、サーチキーに対応するエントリが未だ登録されていないことになる。この場合には、送信フレームの内容に従ってハッシュテーブルHTのインデクス“010”に対応する位置にポインタを新たに登録すると共にそのポインタにリンクさせたエントリを新たに追加し、必要な情報を登録し、更新履歴として新規登録の履歴を登録しておく。以上が学習時の処理である。

【0028】実際の中継先判定の処理は以下のようになる。送信フレームのデスティネーションアドレスDAをサーチキーとし、ハッシュテーブルHTをサーチする。具体的には、サーチキーである端末TAのMACアドレス、即ちデスティネーションアドレスDA〔・・・0000〕からハッシュ関数H(X)に従ってその下位3ビット“000”がハッシュ値とされる。

【0029】ハッシュ値が求まるとそれをインデクスとしてハッシュテーブルHTがサーチされる。インデクス“000”に対応するハッシュテーブルHTの位置にポインタが既に登録されていれば、それにリンクしているエントリが参照され、それからポートアドレスを取り出し、そのポートを送信フレームの送出先のポートと見做す。

【0030】しかし、上述のようにして参照されたエントリが本来のサーチキーに対応するものではなかった場合にはそのエントリに登録されているネクストポインタでリンクされているエントリが次に参照される。以下同様にして、目的のエントリ、即ち本来のサーチキーに対応するエントリが見つかるまで、チェイニングリストの各エントリが次々にサーチされる。

【0031】ところで、ハッシュテーブルHTのインデクス“000”に対応する位置にポインタが無かった場合、及び上述のようにしてチェイニングリストの各エントリが次々にサーチされても本来のサーチキーに対応するエントリが見つからなかった場合には、サーチキーに対応するエントリが未だ登録されていないことになる。この場合には、ブリッジBRが有するすべてのポート（但し、受信ポート、この場合はポートアドレス〔0000〕の第1ポートは除く）を送出先ポートと見做す。

【0032】

【発明が解決しようとする課題】しかし上述のような従来の手法では、多数のサーチキーが同一のハッシュ値に変換されるため、目的のエントリを見つけるまでにネクストポインタでチェイニングされた多数のエントリをサーチする必要が生じ、ハッシュ関数を利用しているにも拘らず効率的なサーチが行えないという問題が生じ

る。この場合、たとえば学習時のハッシュテーブルと実際の中継先判定時のハッシュテーブルとを別個にすることが考えられるが、そうするとそれぞれのハッシュテーブルにリンクされたエントリを作成する必要が生じ、エントリのためのメモリ容量が単純に考えても2倍必要になる。

【0033】本発明はこのような事情に鑑みてなされたものであり、ハッシュ関数を使用することにより本来のサーチキーをサーチするために必要な空間を圧縮することは従来と同様であるが、エントリ数を従来ハッシュテーブル使用の場合と同等に抑えたままでより効率的なサーチを可能として、上述のような問題点の解決を図ったネットワーク間中継装置の中継先判定方法及びそのような用途に使用されるデータベースの構築方法の提供を目的とする。

【0034】

【課題を解決するための手段】本発明に係るネットワーク間中継先判定用データベース及びデータベースの構築方法は、端的には、ハッシュ関数を使用することにより本来のサーチキーをサーチするために必要な空間を圧縮することは従来と同様であるが、学習時と実際の中継先判定時とで異なるハッシュテーブルを使用し、しかも各エントリに両方のハッシュテーブル用のポインタを持たせておくことにより、両ハッシュテーブルにリンクするエントリを共通化することにより、エントリ数を従来ハッシュテーブル使用の場合と同等に抑えることを特徴とする。

【0035】また、各エントリのリンクの順序を工夫することにより、目的のエントリを迅速にサーチし、また目的のエントリが未登録であることを迅速に検出し得るようにした。

【0036】本発明に係るネットワーク間中継先判定用データベースは、それぞれにアドレスが付与された複数の端末を接続したネットワーク複数がそれぞれ中継装置の異なるポートを介して接続されたネットワーク間で、通信の送信元の端末を示すアドレスと通信の送信先の端末を示すアドレスとを含む通信信号を通信する際の中継装置における中継先判定用データベースであって、端末のアドレスと、それぞれが中継装置に接続されるポートのアドレスと、それぞれが属するネットワークのアドレスとを保持するエントリと、端末のアドレスとそれが中継装置に接続されるポートのアドレスとを変数として第1のハッシュ関数により求めた値をインデクスとする第1のハッシュテーブルと、端末のアドレスとその端末が属するネットワークのアドレスとを変数として第2のハッシュ関数により求めた値をインデクスとする第2のハッシュテーブルとを有し、第1のハッシュテーブルの各インデクスに対応する位置には、端末のアドレスとポートのアドレスとが第1のハッシュ関数によりそれぞれのインデクスに変換される一つまたは複数のエントリの内

の一つにリンクするためのポインタを、第2のハッシュテーブルの各インデクスに対応する位置には、端末のアドレスとネットワークのアドレスとが第2のハッシュ関数によりそれぞれのインデクスに変換される一つまたは複数のエントリの内の一つにリンクするためのポインタをそれぞれ保持させてあり、各エントリには、第1のハッシュテーブルの同一のインデクスに第1のハッシュ関数により変換されるべき端末のアドレスとポートのアドレスとを有する複数のエントリ相互を順次的にリンクさせるための第1のポインタと、第2のハッシュテーブルの同一のインデクスに第2のハッシュ関数により変換されるべき端末のアドレスとネットワークのアドレスとを有する複数のエントリ相互を順次的にリンクさせるための第2のポインタとをそれぞれ保持させてあることを特徴とする。

【0037】また本発明に係るネットワーク間中継先判定用データベースは、上述の構成において、第1のハッシュ関数（又は第2のハッシュ関数）により第1のポインタ（又は第2のポインタ）は、第1のハッシュテーブル（又は第2のハッシュテーブル）の同一のインデクスに変換されるべき端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とを有する複数のエントリを、端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とにより一意に決定される値の順序に従ってリンクするように設定されていることを特徴とする。

【0038】更に本発明に係るネットワーク間中継先判定用データベースは、上述の構成において、第1のハッシュ関数（又は第2のハッシュ関数）により第1のポインタ（又は第2のポインタ）は、第1のハッシュテーブル（又は第2のハッシュテーブル）の同一のインデクスに変換されるべき端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とを有する複数のエントリを、端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とにより一意に決定される値の昇順及び降順にリンクする二種類のポインタを有することを特徴とする。

【0039】また更に本発明に係るネットワーク間中継先判定用データベースは、上述の構成において、第1のハッシュ関数（又は第2のハッシュ関数）により第1のハッシュテーブル（又は第2のハッシュテーブル）の同一のインデクスに変換されるべき端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とにより一意に決定される値の中間の値が第1のハッシュテーブル（又は第2のハッシュテーブル）の対応する位置に登録されており、第1のポインタ（又は第2のポインタ）は、第1のハッシュテーブル（又は第2のハッシュテーブル）の同一のインデクスに第1のハッシュ関数（又は第2のハッシュ関数）により変換されるべき端末のアドレスとポートのアドレス（又は端末の

アドレスとネットワークのアドレス）とを有する複数のエントリに、第1のハッシュテーブル（又は第2のハッシュテーブル）の対応するインデクスの位置に登録されている値を起点として、端末のアドレスとポートのアドレス（又は端末のアドレスとネットワークのアドレス）とにより一意に決定される値の昇順及び降順にリンクする二種類のポインタを有することを特徴とする。

【0040】また、本発明に係るデータベースの構築方法は、サーチキーを変数としてハッシュ関数からハッシュ値を求め、求められたハッシュ値に対応するハッシュテーブルのインデクスの位置にサーチキーに対応するデータが登録されたエントリをリンクさせるデータベースの構築方法であって、ハッシュ関数によりハッシュテーブルの同一のインデクスに変換されるべきサーチキーを有する複数のエントリを、それらの内のサーチキーにより一意に決定される値が最大または最小の一つがハッシュテーブルの対応するインデクスの位置にリンクされ、他のそれぞれがサーチキーにより一意に決定される値の順序に従ってリンクすることを特徴とする。

【0041】また本発明に係るデータベースの構築方法は、サーチキーを変数としてハッシュ関数からハッシュ値を求め、求められたハッシュ値に対応するハッシュテーブルのインデクスの位置にサーチキーに対応するデータが登録されたエントリをリンクさせるデータベースの構築方法において、ハッシュ関数によりハッシュテーブルの同一のインデクスに変換されるべきサーチキーを有する複数のエントリを、それらの内の一つがハッシュテーブルの対応するインデクスの位置にリンクされ、他のそれぞれがサーチキーにより一意に決定される値の昇順及び降順にリンクすることを特徴とする。

【0042】更に本発明に係るデータベースの構築方法は、サーチキーを変数としてハッシュ関数からハッシュ値を求め、求められたハッシュ値に対応するハッシュテーブルのインデクスの位置にサーチキーに対応するデータが登録されたエントリをリンクさせるデータベースの構築方法であって、ハッシュ関数によりハッシュテーブルの同一のインデクスに変換されるべきサーチキーにより一意に決定される値の中間の値をハッシュテーブルの対応する位置に登録し、ハッシュ関数によりハッシュテーブルの同一のインデクスに変換されるべきサーチキーを有する複数のエントリを、それらの内の一つがハッシュテーブルの対応するインデクスの位置にリンクされ、他のそれぞれがハッシュテーブルの対応するインデクスの位置に登録されている値を起点として、サーチキーにより一意に決定される値の昇順及び降順にリンクすることを特徴とする。

【0043】

【発明の実施の形態】以下、本発明をその実施の形態を示す図面に基づいて詳述する。前述の従来の説明に用いた図5に示されているように、LAN Xに接続する全ての

端末TE, TF, TG, TI…と、LAN Yの端末TAと、LAN Zの
 端末THとをバーチャルLAN A (V-LANA) としてアドレス
 [0000]を付与し、LAN Yの端末TA以外の全ての端
 末TB, TC…と、LAN Zの端末TH以外の全ての端末TI等と
 をバーチャルLAN B (V-LANB) としてアドレス[00
 10]を付与する。また、ブリッジBRの第1ポートPT1
 にアドレス[0000]を、第2ポートPT2にアドレス
 [0001]を、第3ポートPT3にアドレス[001
 0]をそれぞれ付与する。そして、各端末には前述の図
 4に示されている48ビットのMACアドレスが付与されて
 いる。なお、本発明のデータベースは具体的には、ブリ
 ヅBRと接続されたハードディスク、RAM等の書換え可
 能な記録媒体RMに電子的な情報として記録されている。

【0044】図6は本発明のネットワーク間中継先判
 定用データベース及びデータベースの構築方法において個
 々のエントリの内容を示す模式図である。このエントリ
 は、第1ネクストポイントNPAの欄と、第2ネクストポ
 イントNPBの欄と、第1サーチキーSKAの欄と、第2サ
 ーチキーSKBの欄と、第3サーチキーSKCの欄と、たと
 えば更新履歴等の付属情報Rの欄とを有する。

【0045】本発明においては、各エントリがチェイ
 ングリストを形成するためのネクストポイントを第1(N
 PA)、第2(NPB)の2種類有していることが特徴的であ
 る。またサーチキーはテーブルを参照するためのキーで
 あり、学習時には第1サーチキーSKAと第2サーチキー
 SKBとを使用し、実際の中継判定時には第2サーチキー
 SKBと第3サーチキーSKCとを使用する。

【0046】ここで、本発明のネットワーク間中継先判
 定用データベースを使用した中継先判定の手順において
 使用されるサーチキーについて説明する。図7は図5に
 示されている各端末に関して、それぞれのMACアドレス
 と、それぞれが接続するブリッジBRのアドレス(ポート
 アドレス)と、それぞれが属するV-LANのアドレス(V-L
 ANアドレス)とを一覧にして示した模式図である。第1
 サーチキーSKAとしては、4ビットのポートアドレス
 (但し、学習時には受信ポートアドレス)が、第2サ
 ーチキーSKBとしては48ビットのMACアドレス(但し、学
 習時には受信フレームのソースアドレス(SA)、実際の中
 継先判定時には受信フレームのデスティネーションアド
 レス(DA))が、第3サーチキーSKCとしては4ビットの
 V-LANアドレスがそれぞれ使用される。以下、図5に示
 されているネットワークの例について具体的に説明す
 る。

【0047】図7に示されているように、ブリッジBRに
 は各端末に関する情報として、それぞれのMACアドレス
 と、それぞれが属するV-LANアドレスと、ブリッジBRか
 ら見た各端末が接続されているポートアドレスとが与え
 られる。ここで、上述のように、ポートアドレスを第1
 サーチキーSKAに、各端末のMACアドレスを第2サ
 ーチキーSKBに、V-LANアドレスを第3サーチキーSKCにそ

れぞれ割り当てる。そして、第1ハッシュ関数HA(X)と
 して、第1サーチキーSKA(ポートアドレス)の下位1
 ビットと第2サーチキーSKB(MACアドレス)の下位2ビ
 ットとをマージした値を、第2ハッシュ関数HB(X)とし
 て、第3サーチキーSKC(LANアドレス)の下位2ビット
 と第2サーチキーSKB(MACアドレス)の下位2ビットと
 をマージした値を採用する。この結果、それぞれの端末
 に関する第1ハッシュ関数HA(X)及び第2ハッシュ関数H
 B(X)は図8の模式図に示されているようになる。

【0048】従って、48ビットのMACアドレスと4ビ
 ットのポートアドレスと4ビットのV-LANアドレスとか
 ら、3ビットの第1ハッシュ関数HA(X)と4ビットの第
 2ハッシュ関数HB(X)とが生成される。第1ハッシュ関
 数HA(X)は3ビットであるため8通りしかなく、また第
 2ハッシュ関数HB(X)は4ビットであるため16通りしか
 ない。

【0049】いまたとえば、図5に示されているV-LAN
 A内のMACアドレスが[...0010]である端末
 TFから同じくV-LAN A内のMACアドレスが[...0
 000]である端末TAへ通信を行なう場合について考え
 る。この場合の送信フレームの図2の模式図に示されて
 いるヘッダ内のフィールドF1にはデスティネーションア
 ドレスDAとして端末TAのMACアドレス[...000
 0]が、フィールドF2にはソースアドレスSAとして端末
 TFのMACアドレス[...0010]が入っている。
 またこの送信フレームは、端末TFから送出されてポート
 アドレス[0000]の第1ポートからブリッジBRに入
 力する。

【0050】このようにブリッジBRに端末TFからの送信
 フレームが入力した場合の学習時の処理手順を図9のフ
 ローチャート及び第1、第2ハッシュ関数と各エントリ
 とのリンクの関係を示す図10の模式図を参照して説明す
 る。

【0051】なお、本発明のネットワーク間中継先判
 定用データベースにおいては、学習時には第1ハッシュテ
 ーブルHTAを、実際の中継先のサーチ時には第2ハッ
 シュテーブルHTBをそれぞれ使用する。両ハッシュテー
 ブルHTA、HTBには、個々のエントリのポイントがハッ
 シュ値をインデクスとして登録されている。従って、図10に
 示されているように、たとえばあるMACアドレスのハッ
 シュ値"010"に対応する第1ハッシュテーブルHTA
 の位置にポイント(たとえばPI)が登録されている場合
 には、このポイント(PI)で指定される、即ちリンクされ
 ているエントリ(たとえばエントリE1)がまず最初に参
 照される。具体的には以下のようになる。

【0052】まず、端末TFから端末TAへの送信フレーム
 がブリッジBRに受信されると(ステップS11)、その送信
 フレームがブリッジBRに入力してきたポート(この場合
 は第1ポートPT1)が検出されてそのポートアドレス[0
 000]が第1サーチキーSKAとされ、またその送信フ

フレームのヘッダからデスティネーションアドレスDA（端末TAのMACアドレス）〔・・・0000〕及びソースアドレスSA（端末TFのMACアドレス）〔・・・0010〕が取り出される。そして、第1ハッシュ関数HA(X)により第1サーチキーSKAであるポートアドレス〔0000〕の下位1ビット"0"と第2サーチキーSKBであるソースアドレスSA〔・・・0010〕の下位2ビット"10"とがマージされてハッシュ値が求められる（ステップS12）。この場合のハッシュ値は"010"になる。

【0053】ハッシュ値が求まるとそれをインデクスとして学習時用の第1ハッシュテーブルHTAがサーチされる（ステップS13）。第1ハッシュテーブルHTAのインデクス"010"に対応する位置にポインタ（たとえばP1）が既に登録されていれば（ステップS14で"YES"）、そのポインタPIでリンクされているエントリ（図10の例ではE1）が参照される（ステップS15）。ところで、エントリE1には第1サーチキーSKA1と第2サーチキーSKB1とが記録されているので、これらとハッシュ値が作成された元の送信フレームのソースアドレスSA（この場合は端末TFのMACアドレス〔・・・0010〕）、即ち第2サーチキーSKBとそれがブリッジBRへ入力したポートのアドレス（この場合は第1ポートのアドレス〔0000〕）、即ち第1サーチキーSKAとが比較され（ステップS16）、一致していればこのエントリE1が目的のエントリである（ステップS17で"YES"）。

【0054】しかし、上述のステップS16での比較結果が不一致であった場合（ステップS17で"NO"）にはそのエントリE1は目的のエントリではない。この場合、エントリE1の第1ネクストポインタNPA1にポインタ値が登録されているか否かが調べられ（ステップS18）、登録されていればそのポインタ値（図10の例ではP3）でリンクされているエントリ（図10の例ではE3）が次に参照される（ステップS15）。そして、前述同様にステップS16での処理が行なわれてこのエントリE3が目的のエントリであるか否かが調べられる。このエントリE3が目的のエントリでない場合（ステップS17で"NO"）には更にこのエントリE3の第1ネクストポインタNPA3に登録されているポインタ値（たとえばP6）でリンクされているエントリが参照される。

【0055】以下同様にして、目的のエントリ、即ちそのエントリの第1サーチキーSKA及び第2サーチキーSKBの値が送信フレームのソースアドレスSAとポートアドレスの値と一致するエントリが見つかるまで、チェイニングリストが順次的にサーチされるが、その間に第1ネクストポインタNPAに次のポインタ値が登録されていないエントリがあればそこでエントリのリンクが終了していることを意味している（ステップS18で"NO"）。従って、リンクしているエントリを順にたどっていても目的のエントリが見つからないままにリンクが終了した

場合には、対応するエントリが未だ登録されていないことを意味する。そのような場合にはMACアドレスに対応するエントリを新たに登録する必要があるが（ステップS20）、エントリの新規登録に関しては後述する。

【0056】このようにして目的のエントリが見つかった場合には、そのエントリに登録されているV-LANアドレス、即ち第3サーチキーSKCが取り出され（ステップS19）、それが中継先を判定する再のサーチキーとして使用される。またこの際、付属情報R内の更新履歴が更新される。

【0057】次に、上述のステップS20において実行される新規エントリの追加処理について、その手順を示す図11のフローチャートを参照して説明する。

【0058】ブリッジBRへ送信されてきたフレームのソースアドレスSAに対応するエントリが第1ハッシュテーブルHTAに登録されていない場合、即ちこの例では第1ハッシュテーブルHTAのインデクス"010"に対応する位置にポインタが登録されていない場合（ステップS14で"NO"）、またはポインタが登録されていても前述のようにそれにリンクされているいずれのエントリの第1サーチキーSKA及び第2サーチキーSKBの値も送信フレームのソースアドレスSA及びポートアドレスの値に一致しない場合（ステップS17及びS18で共に"NO"）には新規にエントリを追加する必要がある（ステップS20）。

【0059】まず新規のエントリが確保され（ステップS21）、第1ハッシュテーブルHTAのインデクスに対応する位置にポインタが未登録である場合（ステップS22で"NO"）には、新規エントリとリンクさせるためのポインタが第1ハッシュテーブルHTAの上述の例ではインデクス"010"に対応する位置に登録される（ステップS23）。一方、第1ハッシュテーブルHTAのインデクスに対応する位置にポインタが既に登録されているが、それにリンクするチェイニングリスト中に対応するエントリがない場合（ステップS22で"YES"）には、新規エントリとリンクするポインタがステップS18の処理で"NO"になったエントリ、即ちチェイニングリストの最後のエントリの第1ネクストポインタNPAに登録される（ステップS24）。

【0060】この後は新規エントリに対して、送信フレームのデスティネーションアドレス(DA)を第2サーチキーSKBとし、同じくV-LANアドレスを第3サーチキーSKCとして第2ハッシュ関数HB(X)からハッシュ値を求め、これを第2ハッシュテーブルHTB用の新たなインデクスとする（ステップS25）。この際、この新たなインデクスに対応する第2ハッシュテーブルHTBの位置にポインタが未だ登録されていなければその位置に新規エントリをリンクさせるためのポインタを登録する。一方、上述の新たなインデクスに対応する第2ハッシュテーブルHTBの位置にポインタが既に登録されていればそれによ

りリンクされているチェイニングリストの最後のエントリの第2ネクストポイントNPBに新規エントリをリンクさせるためのポイントを登録する(ステップS26)。

【0061】なお、新規エントリに第1サーチキーSKA、第2サーチキーSKB、第3サーチキーSKC等が登録されることは言うまでもない。

【0062】次に、実際の中継先判定時の処理について、図12に示されているフローチャートを参照して説明する。但し、上述の学習時の処理において送信フレームのソースアドレス(SA)に対応するエントリがなかった場合には、その送信フレームは廃棄されるか、または通信情報を調べることによって特定のV-LANに帰属させられる。このV-LANアドレスが中継先判定の際のサーチキー(第3サーチキーSKC)として使用される。しかし、送信フレームのソースアドレス(SA)に対応するエントリがある場合には、以下のようにして送信先ポートを決定する。

【0063】まず、送信フレームのデスティネーションアドレスDAを第2サーチキーSKBとし、上述の学習時の処理で取り出したV-LANアドレスを第3サーチキーSKCとして第2ハッシュテーブルHTBがサーチされる。具体的には、送信フレームのデスティネーションアドレスDA、即ち第3サーチキーSKCである端末TAが属するV-LANアドレス〔0000〕の下位2ビット“00”と、第2サーチキーSKBである端末TAのMACアドレス〔・・・0000〕の下位2ビット“00”とが第2ハッシュ関数HB(X)によりマージされてハッシュ値(この場合は“0000”)が求められる(ステップS31)。このハッシュ値“0000”が求まるとそれをインデクスとして第2ハッシュテーブルHTBが参照される(ステップS32)。第2ハッシュテーブルHTBのインデクス“0000”に対応する位置にポイント(図10の例ではP2)が既に登録されていれば(ステップS33で“YES”)、そのポイントP2にリンクしているエントリ(図10の例ではE2)を参照し(ステップS34)、そのエントリE2の第2サーチキーSKB2及び第3サーチキーSKC2の値と送信フレームのデスティネーションアドレス(DA)及びV-LANアドレスの値とを比較する(ステップS35)。

【0064】このステップS35での比較の結果が一致した場合(ステップS36で“YES”)であれば、そのエントリE2が目的のエントリであるので、そのエントリE2の第1サーチキーSKA2に登録されている値(図10の例ではX8)を取り出す(ステップS38)。この第1サーチキーSKA2の値X8が送信フレームの送出先ポート、即ち送信フレームのヘッダのデスティネーションアドレスで指定されている端末(この場合は端末TA)への送信フレームの送出先のポートのポートアドレスである。(ステップS35)。

【0065】一方、上述のステップS35での比較結果が不一致であった場合(ステップS36で“NO”)、そのエ

ントリE2に第2ネクストポイントNPB2が既に登録されているか否かが調べられ(ステップS37)、登録されていれば(ステップS37で“YES”)その値(図10の例ではP4)でリンクされているエントリ(図10の例ではE4)が参照される(ステップS34)。以下、前述の学習時の場合と同様にして、ステップS35での処理によりチェイニングリストが、目的のエントリが見つかるまで、またはリンクが終了するまで(第2ネクストポイントNPBが未登録であるエントリに到達するまで)順次サーチされる。そして、目的のエントリが見つければ、そのエントリの第1サーチキーSKAが取り出されてそれが送信フレームの送出先ポートとされ(ステップS38)、目的のエントリが見つからなかった場合にはサーチは終了し、そのV-LANに属するすべてのポート(但し、受信ポート、この場合はポートアドレス〔0000〕の第1ポートは除く)を送出先ポートと見做す。以上が実際の中継先判定時の処理である。

【0066】ところで、前述の図11のフローチャートに示されている新規エントリの追加に際しては、新規のエントリを単にチェイニングリストの最後のエントリにリンクさせるようにしているが、リンクの順序を工夫することにより、チェイニングリストのサーチを効率的に行なえるようにすることも可能である。

【0067】たとえば、図13の模式図に示されているように、それぞれポイント値P1、P2、P3、P4で特定されるエントリE1、E2、E3、E4があり、第1ハッシュテーブルHTAのインデクス“010”にポイント値P1が、各エントリE1、E2、E3、E4の第1ネクストポイントNPA1、NPA2、NPA3、NPA4にそれぞれポイント値P2、P3、P4、0(ポイント値が0である場合はそのエントリでリンクが終了する)が登録されているとすると、これらのエントリE1、E2、E3、E4はこの順にチェイニングされており、しかもエントリE4が最後のエントリであるということになる。更に、各エントリE1、E2、E3、E4の第1サーチキーSKA1、SKA2、SKA3、SKA4の値X11、X12、X13、X14と第2サーチキーSKB1、SKB2、SKB3、SKB4の値X21、X22、X23、X24とのマージ値(M1、M2、M3、M4で表す)の実際の値がそれぞれX1、X2、X3、X4であり、それらの間の大小関係が $X1 < X2 < X3 < X4$ であるとする。

【0068】なお、図13においては、リンクされている各エントリE1、E2、E3、E4が実際にリンクして配列されているように示されているが、これはあくまでも説明の便宜のためであって、実際にはハードウェアとしての記憶装置内に散在して記憶されている。

【0069】このようなチェイニングリストが既に存在する場合に、たとえばポートアドレスの値がX1n、ソースアドレスSAの値がX2nであり、第1ハッシュテーブルHTAのインデクスが“010”になる未登録の端末からの送信フレームがブリッジBRに入力されたとすると、以下のようなサーチが行なわれ、新規エントリが追加され

10

20

30

40

50

る。但し、ポートアドレスの値 $X1n$ とソースアドレス SA の値 $X2n$ とのマージ値 Mn の実際の Xn (但しここで、 $X2 < Xn < X3$ であるとする) であるとする。

【0070】まず、第1ハッシュテーブル HTA のハッシュ値“010”に対応する位置に登録されているポインタ値 $P1$ が取り出され、このポインタ値 $P1$ にリンクされているエントリ $E1$ が参照される。エントリ $E1$ の第1サーチキー $SKA1$ に登録されている値と第2サーチキー $SKB1$ に登録されている値とのマージ値 $M1$ は $X1$ であり、送信フレームのソースアドレス SA とポートアドレスとのマージ値 Mn である Xn とは一致せず、しかも小さいので、次にエントリ $E1$ の第1ネクストポインタ $NPA1$ に登録されているポインタ値 $P2$ でリンクされているエントリ $E2$ が参照される。

【0071】エントリ $E2$ の第1サーチキー $SKA2$ に登録されている値と第2サーチキー $SKB2$ に登録されている値とのマージ値 $M2$ は $X2$ であり、これも送信フレームのソースアドレス SA とポートアドレスとのマージ値 Mn である Xn とは一致せず、しかも小さいので、次にエントリ $E2$ の第1ネクストポインタ $NPA2$ に登録されているポインタ値 $P3$ でリンクされているエントリ $E3$ が参照される。

【0072】エントリ $E3$ の第1サーチキー $SKA3$ に登録されている値と第2サーチキー $SKB3$ に登録されている値とのマージ値 $M3$ は $X3$ であり、これも送信フレームのソースアドレスとポートアドレスとのマージ値である Xn とは一致せず、しかも今回は大きいので、対応するエントリが未登録であることが判明するためここでサーチは打ち切れ、新規エントリ En が追加される。

【0073】新規エントリ En は、図14の模式図に示されているように、チェイニングリスト中のエントリ $E2$ の次で且つエントリ $E3$ の前の順序になるように新たに各エントリがリンクされる。具体的には、新規エントリ En をリンクするためのポインタ値を Pn とすると、エントリ $E2$ の第1ネクストポインタ $NPA2$ には新たにポインタ値 Pn が登録され、新規エントリ En の第1ネクストポインタ NPA_n にはエントリ $E3$ をリンクするためのポインタ値 $P3$ が登録され、また第1サーチキー SKA_n 及び第2サーチキー SKB_n にはそれぞれ送信フレームのポートアドレスの値である $X1n$ 及びソースアドレス SA の値である $X2n$ が登録される。

【0074】このように、新規エントリ En をチェイニングリストの最後 (図13に示されている例ではエントリ $E4$ の次順) に単純にリンクする従来の手法とは異なり、サーチキーから一意に定められる値 (上述の例では第1サーチキー SKA と第2サーチキー SKB との値をマージした値) の順序に従って (上述の例では昇順であるが、降順でもよい) にエントリ相互をリンクさせておくことにより、チェイニングリストの全てのエントリをサーチせずとも目的のエントリが登録されていないことが迅速に判明する。

【0075】チェイニングリストのサーチを効率的に行なう目的で、更に他の手法を採用することも可能であ

る。

【0076】たとえば、図15の模式図に示されているように、前述の図13に示されている場合と同様のチェイニングリストに対して、第1ハッシュテーブル HTA には各インデクスに対応して二つのポインタ値が登録されている。なお、各エントリ $E1$, $E2$, $E3$, $E4$ の第1ネクストポインタ $NPA1$, $NPA2$, $NPA3$, $NPA4$ にもそれぞれ二つのポインタ値が登録されている。

【0077】第1ハッシュテーブル HTA には、各インデクスにリンクするチェイニングリストの先頭のエントリ、即ちそのエントリの第2サーチキー SKB (MACアドレス) の値が最小のエントリをリンクさせるための昇順ポインタ IP (図15に示されている例ではその値は $P1$) と、末尾のエントリ、即ちそのエントリの第2サーチキー SKB の値が最大のエントリをリンクさせるための降順ポインタ DP (図15に示されている例ではその値は $P4$) が登録されている。

【0078】一方、各エントリ $E1$, $E2$, $E3$, $E4$ には前述の第1ハッシュテーブル HTA の昇順のポインタ IP と降順のポインタ DP とに対応して、第1昇順ネクストポインタ $INPA$ としてチェイニングリストを昇順に見た場合に次順のエントリをリンクさせるためのポインタ値と、第1降順ネクストポインタ $DNPA$ としてチェイニングリストを降順に見た場合に次順のエントリをリンクさせるためのポインタ値とが登録されている。たとえば、エントリ $E1$ の第1昇順ネクストポインタ $INPA1$ のポインタ値として $P2$ が、第1降順ネクストポインタ $DNPA1$ のポインタ値として0 (ポインタ値が0である場合はそのエントリでリンクが終了する) が登録されている。また、エントリ $E2$ の第1昇順ネクストポインタ $INPA2$ のポインタ値としては $P3$ が、第1降順ネクストポインタ $DNPA2$ のポインタ値としては $P1$ が登録されている。また、エントリ $E3$ の第1昇順ネクストポインタ $INPA3$ のポインタ値としては $P4$ が、第1降順ネクストポインタ $DNPA3$ のポインタ値としては $P2$ が登録されている。更に、エントリ $E4$ の第1昇順ネクストポインタ $INPA4$ のポインタ値としては0が、第1降順ネクストポインタ $DNPA4$ のポインタ値としては $P3$ が登録されている。

【0079】この図15に示されているようなチェイニングリストが既に存在する場合に、たとえばソースアドレス SA の値が $X2$ であり、第1ハッシュテーブル HTA のインデクスが“010”になる未登録の端末からの送信フレームがブリッジ BR に入力されたとすると、以下のようなサーチが行なわれる。

【0080】まず、第1ハッシュテーブル HTA のハッシュ値“010”に対応する位置に登録されている昇順ポインタ IP のポインタ値 $P1$ と降順ポインタ DP のポインタ値 $P4$ との内から送信フレームのソースアドレス SA の値 $X2$ に応じていずれかが選択される。この選択は厳密に行なう必要はなく、たとえば送信フレームのソースアドレス SA

の値がとり得る値の範囲を二分したいずれに属するかで決定すればよい。

【0081】たとえば、昇順のポインタ値P1が選択された場合には、このポインタ値P1にリンクされているエントリE1が参照される。エントリE1の第2サーチキーSKB1に登録されている値X1は送信フレームのソースアドレスSAの値X2とは一致しないので、次にエントリE1の第1昇順ネクストポインタDNPA1に登録されているポインタ値P2でリンクされているエントリE2が参照される。エントリE2の第2サーチキーSKB2に登録されている値X2は送信フレームのソースアドレスSAの値X2と一致するため、このエントリE2が目的のエントリであることが判明し、ここでサーチは打ち切られる。

【0082】一方、第1ハッシュテーブルHTAにおいて降順のポインタ値P4が選択された場合には、このポインタ値P4にリンクされているエントリE4が参照される。エントリE4の第2サーチキーSKB4に登録されている値X4は送信フレームのソースアドレスSAの値X2とは一致しないので、次にエントリE4の第1降順ネクストポインタDNPA4に登録されているポインタ値P3でリンクされているエントリE3が参照される。このエントリE3の第2サーチキーSKB3に登録されている値X3は送信フレームのソースアドレスSAの値X2とは一致しないので、次にエントリE3の第1降順ネクストポインタDNPA3に登録されているポインタ値P2でリンクされているエントリE2が参照される。エントリE2の第2サーチキーSKB2に登録されている値X2は送信フレームのソースアドレスSAの値X2と一致するため、このエントリE2が目的のエントリであることが判明し、ここでサーチは打ち切られる。

【0083】なお、新規エントリの登録は基本的には前述の図14に示されている例と同様にして行なわれる。但し、新規エントリにも第1昇順ネクストポインタINPAと第1降順ネクストポインタDNPAとが登録される。また、前述の図13に示されている手法とこの図15に示されている手法とを組み合わせることも勿論可能であり、その場合には目的のエントリが既に登録されている場合には従来に比してより迅速に目的のエントリを見つけることが可能になるのみならず、目的のエントリが未登録である場合にはその目的のエントリが登録されていないことが迅速に判明する。

【0084】チェイニングリストのサーチを効率的に行なう目的で、更に他の手法を採用することも可能である。

【0085】たとえば、図16の模式図に示されているように、前述の図15に示されている場合と同様のチェイニングリストに対して、第1ハッシュテーブルHTAには各インデクスに対応してポインタPと、その値でリンクされているエントリの識別コードIDの値とが登録されている。識別コードIDは具体的には、対応するエントリに登録されている第1サーチキーSKAと第2サーチキーSKB

とのマージ値Mであり、個々の端末に1対1で対応する。図16に示されている例では具体的には、第1ハッシュテーブルHTAのインデクス"010"に対応する位置にはチェイニングリストのほぼ中央にリンクされているエントリE2(図16に示されている例ではE1, E2, E3, E4の4個のエントリの内の昇順で2番目)をリンクさせるためのポインタ値P1と、エントリE2に登録されている第1サーチキーSKAと第2サーチキーSKBとのマージ値M2の値X2が識別コードIDとして登録されている。

【0086】なお、各エントリE1, E2, E3, E4には前述の図15に示されている例と同様に、第1昇順ネクストポインタINPAとしてチェイニングリストを昇順に見た場合に次順のエントリをリンクさせるためのポインタ値と、第1降順ネクストポインタDNPAとしてチェイニングリストを降順に見た場合に次順のエントリをリンクさせるためのポインタ値とが登録されている。なお、図示されていないが、第2昇順ネクストポインタINPB及び第2降順ネクストポインタDNPBも各エントリE1, E2, E3, E4に登録されており、それらは第2ハッシュテーブルHTBに対応して備えられている。

【0087】この図16に示されているようなチェイニングリストが既に存在する場合に、たとえばソースアドレスSAとポートアドレスとのマージ値MnがX1であり、第1ハッシュテーブルHTAのインデクスが"010"になる未登録の端末からの送信フレームがブリッジBRに入力されたとすると、以下のようなサーチが行なわれる。

【0088】まず、第1ハッシュテーブルHTAのハッシュ値"010"に対応する位置に登録されているエントリE2の第1サーチキーSKA1と第2サーチキーSKB1の値が読み出され、それらのマージ値M2であるX2が送信フレームのソースアドレスSAとポートアドレスとをマージした値X1と比較される。この場合、送信フレームのソースSAとポートアドレスとの値のマージ値M1である値X1は第1ハッシュテーブルHTAに登録されていた識別コードIDの値X2よりも小さいので、第1ハッシュテーブルHTAに登録されていたポインタPのポインタ値P1にリンクされているエントリE2がまず参照され、爾後は降順にチェイニングリストがサーチされる。

【0089】具体的には、まずポインタ値P2でリンクされているエントリE2が参照される。エントリE2に登録されている第1サーチキーSKA2と第2サーチキーSKB2との値のマージ値M2であるX2は送信フレームのソースアドレスとポートアドレスとをマージした値X1とは一致しないので、次にエントリE2の第1降順ネクストポインタDNPA2に登録されているポインタ値P1でリンクされているエントリE1が参照される。エントリE1に登録されている第1サーチキーSKA1と第2サーチキーSKB1との値のマージ値M1であるX1は送信フレームのソースアドレスとポートアドレスとをマージした値X1と一致するため、このエントリE1が目的のエントリであることが判明し、ここで

サーチは打ち切られる。

【0090】なお、送信フレームのソースアドレスSAとポートアドレスとのマージ値がたとえばX3である場合には、第1ハッシュテーブルHTAのインデクス"010"の位置に登録されている識別コードIDの値X2よりも大きいため、エントリE2が最初に参照され、爾後は昇順にチェイニングリストがサーチされる。その手順は既に説明した例と同様であるので省略する。

【0091】なお、新規エントリの登録は基本的には前述の図14に示されている例と同様にして行なわれる。但し、新規エントリにも第1昇順ネクストポインタINPAと第1降順ネクストポインタDNPAとが登録される。また、前述の図13に示されている手法とこの図16に示されている手法とを組み合わせることも勿論可能であり、その場合には目的のエントリが既に登録されている場合には従来に比してほぼ半数のエントリのサーチで目的のエントリを見つけることが可能になるのみならず、目的のエントリが未登録である場合にはその目的のエントリが登録されていないことが迅速に判明する。

【0092】なお、上述のエントリのサーチを効率的に行なうための手法は、第1ハッシュテーブルHTAとのリンクに関して説明したが、各エントリには送信フレームのデスティネーションアドレスとV-LANアドレスとも登録されているため、第2ハッシュテーブルHTBとのリンク関係においても適用可能であることは言うまでもない。また更に、上述のエントリのサーチを効率的に行なうための手法は、本発明が対象とするネットワーク間中継先判定用データベースのような各エントリが二つのハッシュテーブルとリンクするような場合のみならず、従来の単純なハッシュテーブルとエントリとのリンク関係においても適用可能であることは言うまでもない。

【0093】

【発明の効果】以上に詳述したように、本発明に係るネットワーク間中継先判定用データベースによれば、ハッシュ関数を使用することにより本来のサーチキーをサーチするために必要な空間を圧縮することは従来と同様であるが、学習時と実際の中継先判定時とで異なるハッシュテーブルを使用し、しかも各エントリに両方のハッシュテーブル用のポインタを持たせておくことにより、両ハッシュテーブルにリンクするエントリを共通化することにより、エントリ数を従来のハッシュテーブル使用の場合と同等に抑えることが可能になる。

【0094】また、各エントリのリンクの順序を端末のアドレス、ポートのアドレス、ネットワークのアドレスに応じて工夫することにより、目的のエントリを迅速にサーチし、また目的のエントリが未登録であることを迅速に検出し得るようになる。なお、このような手法は本発明のネットワーク間中継先判定用データベースのみならず、一般のデータベースの構築に際しても採用可能であり、サーチキーに対応して各エントリのリンクの順序

を工夫することにより、目的のエントリを迅速にサーチし、また目的のエントリが未登録であることを迅速に検出し得るようになる。

【図面の簡単な説明】

【図1】ブリッジを使用したLAN間接続の一般的な例を示す模式図である。

【図2】LAN間ネットワークにおいて送信される信号の一般的なフォーマットを示す模式図である。

【図3】従来の一般的なハッシュテーブル及び個々のエントリの関係を示す模式図である。

【図4】LAN間接続されている各端末のMACアドレスの例を示す模式図である。

【図5】本発明が適用されるブリッジを使用したLAN間接続の例を示す模式図である。

【図6】本発明のネットワーク間中継先判定用データベースにおける個々のエントリの内容を示す模式図である。

【図7】各端末に関して、それぞれのMACアドレスと、それぞれが接続するブリッジのアドレス（ポートアドレス）と、それぞれが属するV-LANのアドレス（V-LANアドレス）とを一覧にして示した模式図である。

【図8】それぞれの端末に関する第1ハッシュ関数HA(X)及び第2ハッシュ関数HB(X)を示す模式図である。

【図9】本発明のネットワーク間中継先判定用データベースによる学習時の処理手順を示すフローチャートである。

【図10】本発明のネットワーク間中継先判定用データベースによる学習時の第1、第2ハッシュ関数と各エントリとのリンクの関係をj示す模式図である。

【図11】本発明のネットワーク間中継先判定用データベースによる学習時の新規エントリの追加処理の手順を示すフローチャートである。

【図12】本発明のネットワーク間中継先判定用データベースによる中継先判定時の処理手順を示すフローチャートである。

【図13】チェイニングリストのサーチを効率的に行なうための手法を説明するための模式図である。

【図14】チェイニングリストのサーチを効率的に行なうための手法を説明するための模式図である。

【図15】チェイニングリストのサーチを効率的に行なうための手法を説明するための模式図である。

【図16】チェイニングリストのサーチを効率的に行なうための手法を説明するための模式図である。

【符号の説明】

BR ブリッジ（中継装置）

X, Y, Z LAN

TA, TB, TC… 端末

F1 デスティネーションアドレス(DA)のフィールド

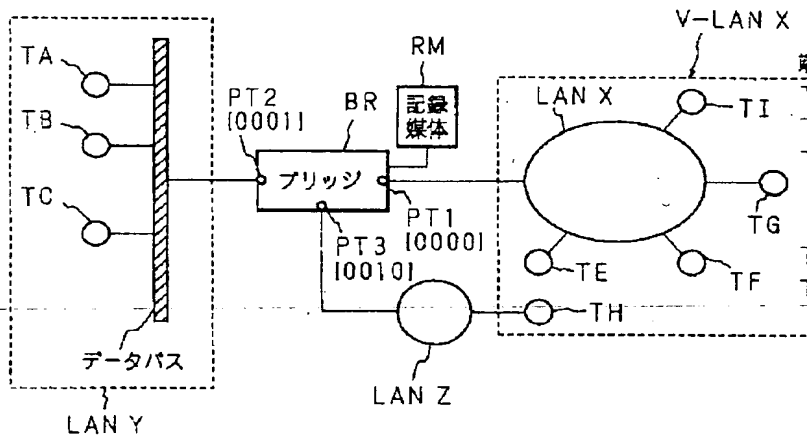
F2 ソースアドレス(SA)のフィールド

Ei エントリ

Pi ポインタ
 NPAi 第1ネクストポインタ
 NPBi 第2ネクストポインタ
 SKAi 第1サーチキー
 SKBi 第2サーチキー

SKCi 第3サーチキー
 ID 識別コード
 HTA 第1ハッシュテーブル
 HTB 第2ハッシュテーブル

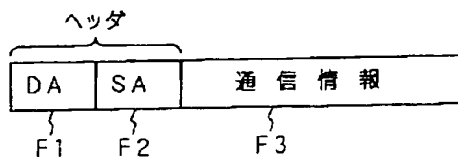
【図1】



【図4】

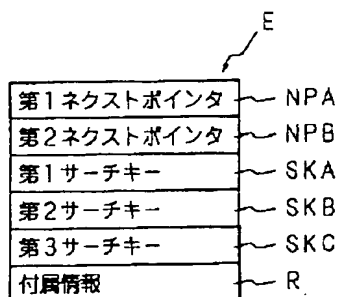
端末	MACアドレス(48ビット)	ハッシュ関数(3ビット)
A	0000	000
B	0001	001
C	0010	010
...
E	0001	001
F	0010	010
...

【図2】

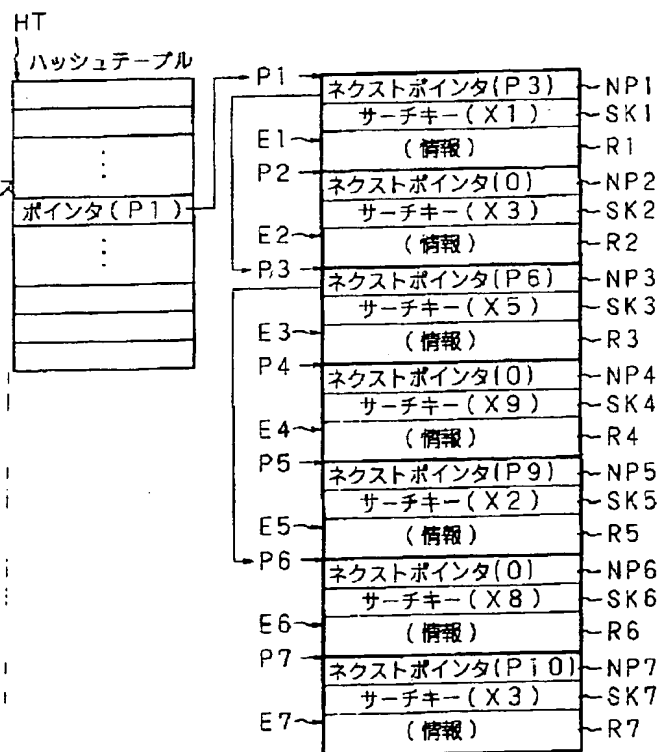


DA: デスティネーション(送信先)アドレス
 SA: ソース(送信元)アドレス

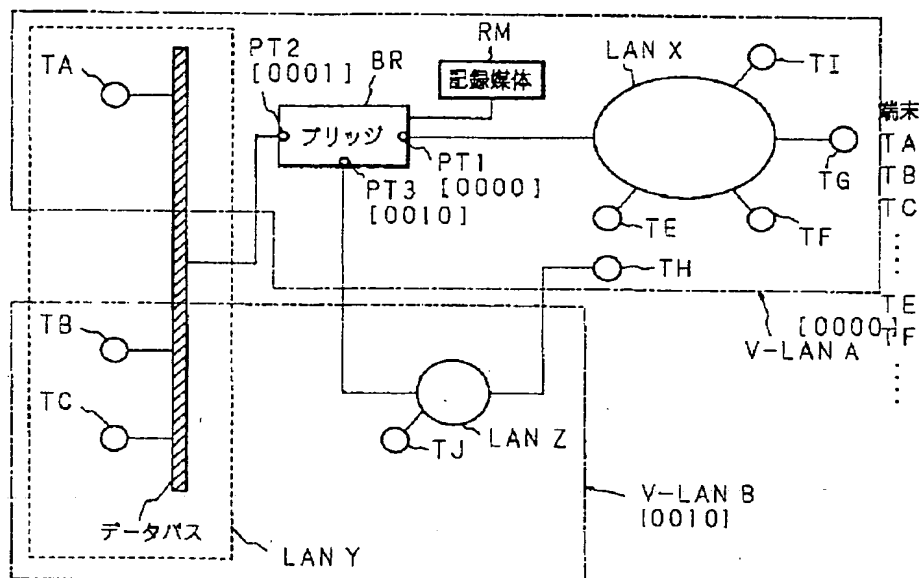
【図6】



【図3】



【図 5】



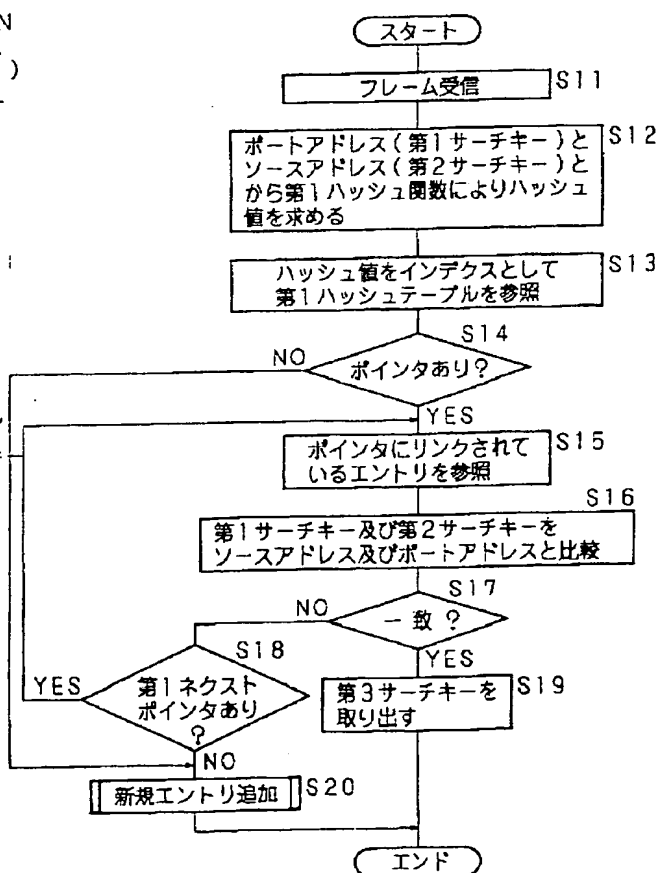
【図 8】

	第1ハッシュ関数HA(X) (3ビット)	第2ハッシュ関数HB(X) (4ビット)
端末		
TA	100	0000
TB	101	1001
TC	110	1010
...
TE	001	0001
TF	010	0010
...

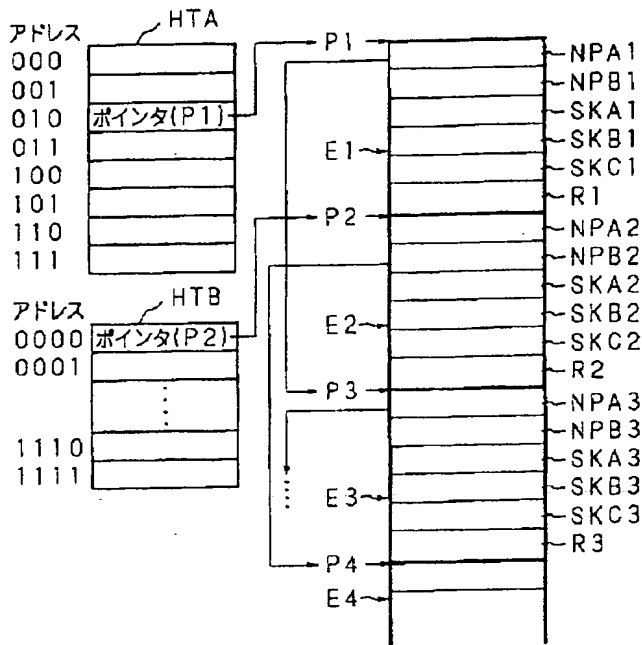
【図 7】

端末	MACアドレス(48ビット)	ポート アドレス (4ビット)	V-LAN アドレス (4ビット)
TA	0000	0001	0000
TB	0001	0001	0010
TC	0010	0001	0010
...
TE	0001	0000	0000
TF	0010	0000	0000
...
	第2サーチキー-SKB	第1サーチキー-SKA	第3サーチキー-SKC

【図 9】

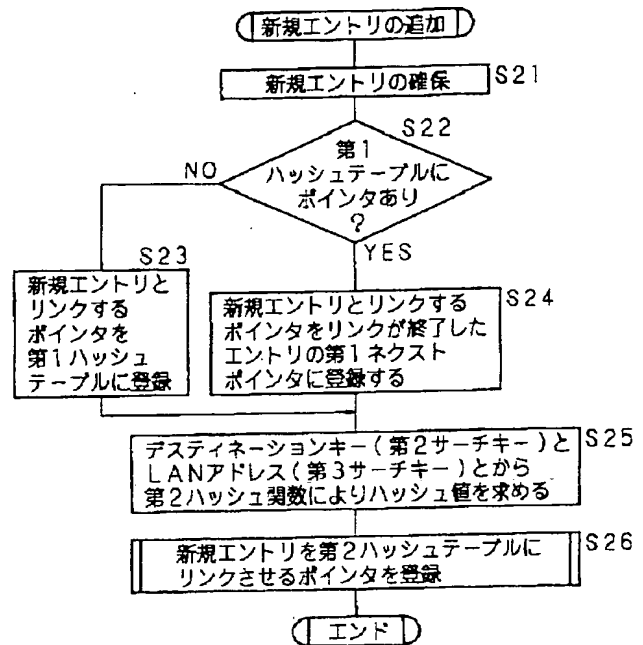


【図 10】

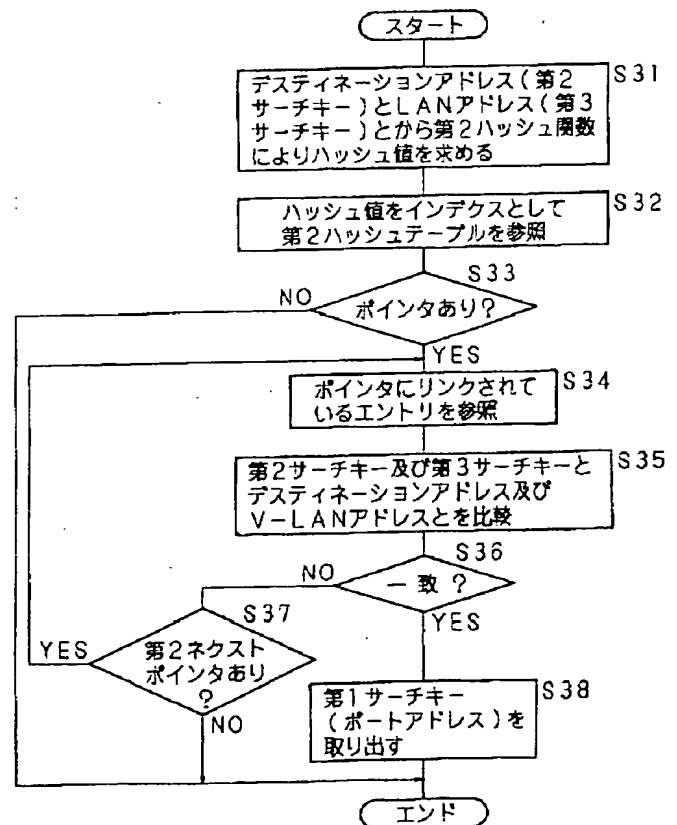


NPA i : 第1 ネクスト
ポインタ
NPB i : 第2 ネクスト
ポインタ
SKA i : 第1 サーチキー
SKB i : 第2 サーチキー
SKC i : 第3 サーチキー

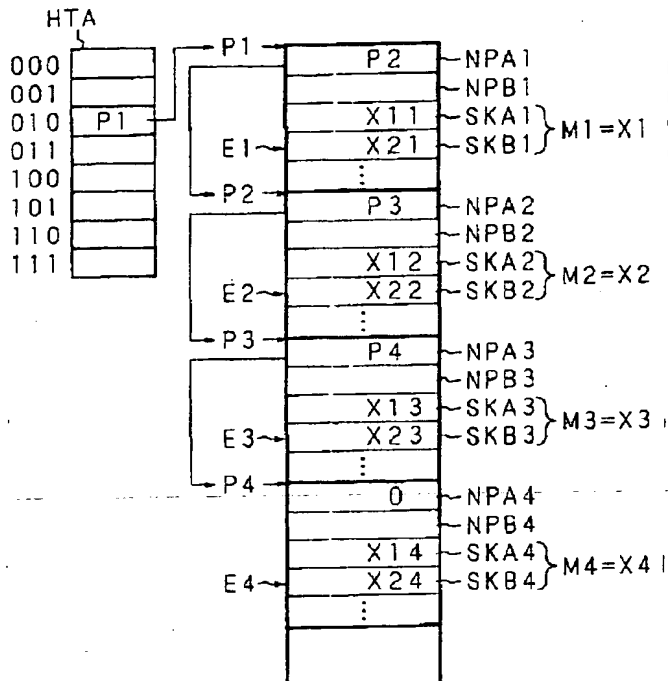
【図 11】



【図 12】

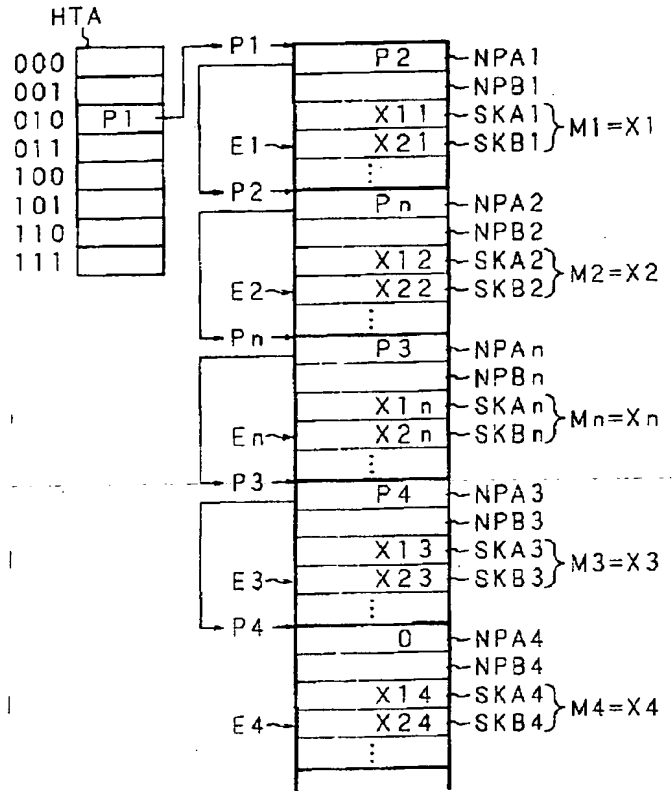


【図 13】

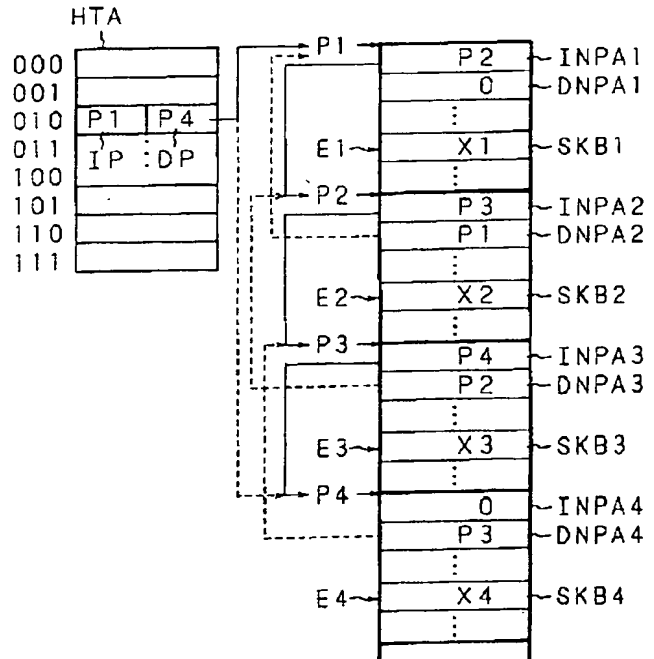


E 1 : エントリ
 NPA 1 : 第 1 ネクストポインタ
 SKA 1 : 第 1 サーチキー
 SKB 1 : 第 2 サーチキー
 M 1 : 第 1 サーチキーと第 2 サーチキーの
 値をマージした値

【図 14】

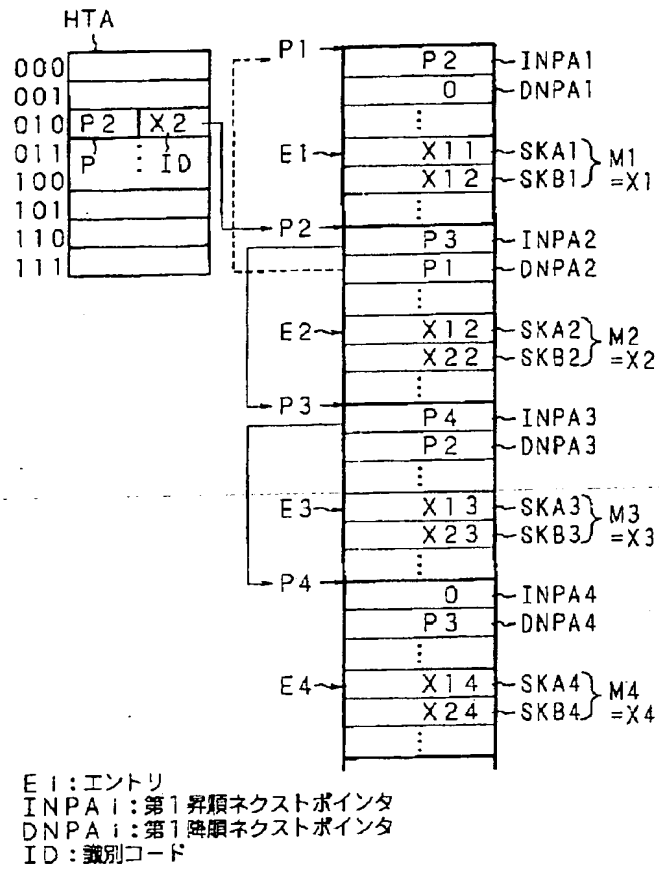


【図 15】



E 1 : エントリ
 INPA 1 : 第 1 昇順ネクストポインタ
 DNPA 1 : 第 1 降順ネクストポインタ
 SKB 1 : 第 2 サーチキー

【図 16】



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☒ **FADED TEXT OR DRAWING**
- ☒ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.